

علمی - تخصصی

بررسی فینالیست‌های مسابقه رمزنگاری سبکوزن NIST

احسان دلاوری^۱، علی مددی^{۲*}

۱ و ۲- کارشناس ارشد رمز و امنیت، سازمان تحقیقات و جهاد خودکفایی صدر

(دریافت: ۱۴۰۰/۰۱/۰۴، پذیرش: ۱۴۰۰/۰۴/۰۲)

چکیده

موسسه NIST در سال ۲۰۱۹ به منظور انتخاب یک استاندارد جدید در اولیه‌های رمزنگاری سبکوزن شامل طرح‌های رمزگذاری احراز اصالت شده و توابع چکیده‌ساز، مسابقه‌ای را تحت عنوان رمزنگاری سبکوزن (LWC) آغاز نمود. در ۲۹ مارس سال ۲۰۲۱، از بین ۳۲ نامزد دور دوم مسابقه، ۱۰ نامزد به عنوان فینالیست معرفی شد. یکی از معیارهای مهم برای انتخاب فینالیست مسابقه، وجود یک ساختار امن و کارا با ویژگی‌های طراحی متناسب با محیط‌هایی با منابع محدود است. در این مقاله به بررسی ۱۰ نامزد فینالیست مسابقه LWC از منظر روش به کارگیری، اولیه‌ها و ویژگی‌های طراحی پرداخته می‌شود. همچنین تعداد فراخوانی‌های اولیه به کاررفته در مرحله مقارنه‌ی اولیه و نهایی طرح‌ها که تعیین کننده هزینه فرایند پیش‌پردازش بوده و به عنوان یک معیار مهم در کارایی ساختار محسوب می‌شود، مورد بررسی قرار گرفته است. بر اساس بررسی‌های انجام شده، طرح‌های مبتنی بر Sponge-duplex و طرح‌های Romulus، Elephant و Grain-128AEAD از منظر کارایی دارای عملکرد مناسبی هستند.

کلیدواژه‌ها: طرح رمزگذاری احراز اصالت شده، مسابقه رمزنگاری سبکوزن، NIST، رمزنگاری متقارن

۱- مقدمه

طرح‌های رمزگذاری احراز اصالت شده با داده همراه (AEAD)^۵ به عنوان یکی از اولیه‌های رمزنگاری متقارن که ویژگی‌های محرمانگی و احراز اصالت را به طور هم‌زمان محقق می‌کنند، می‌تواند به عنوان یک راه حل مناسب برای ارتقاء سطح امنیتی داده‌های مخابره شده در حوزه IoT و شبکه‌های حسگر بی سیم محسوب شود [۲].

طرح‌های AEAD زیادی وجود دارد که ویژگی‌های امنیتی فوق را محقق می‌کنند، اما اکثر این طرح‌ها برای محیط‌هایی مانند desktop و یا server طراحی شده‌اند لذا خیلی از آن‌ها برای محیط‌هایی با منابع محدود مانند دستگاه‌های مورد استفاده در حوزه IoT مناسب نیستند. بنابراین، طراحی الگوریتم‌های رمزنگاری سبکوزن امری ضروری است [۳].

در خصوص طراحی الگوریتم‌های رمزنگاری سبکوزن، تلاش گسترده‌ای توسط جامعه رمزنگاری در حال انجام است که بر این اساس مؤسسه ملی استانداردها و فناوری آمریکا (NIST)^۶

با پیشرفت فناوری اطلاعات و ارتباطات، استفاده از اینترنت اشیا^۱ (IoT) و شبکه‌های حسگر بی سیم در حوزه‌های گوناگون صنایع الکترونیکی و مخابراتی به امری ضروری و اجتناب ناپذیر تبدیل شده است. با توجه به محدودیت‌های سخت‌افزاری و منابع محدود انرژی در این نوع شبکه‌ها و نوع ارتباطات آن‌ها، ارائه سرویس‌های امنیتی متناسب با محدودیت‌های این شبکه‌ها یکی از چالش‌های اساسی حوزه امنیت داده‌ها محسوب می‌شود. یکی از راه‌های تأمین ویژگی‌های امنیتی شامل محرمانگی^۲ و احراز اصالت^۳ در محیط‌هایی با منابع محدود، استفاده از الگوریتم‌های رمزنگاری متقارن سبکوزن^۴ است. معیارهای سبکوزن بودن الگوریتم‌های رمزنگاری با توجه به ویژگی‌های امنیتی، کارایی و هزینه پیاده‌سازی مشخص می‌شود که در شکل (۱) به آن‌ها اشاره شده است [۱].

* رایانامه نویسنده مسئول: almadadi93@gmail.com

¹ Internet of Things (IoT)

² Confidentiality

³ Entity Authentication

⁴ Lightweight Symmetric Cryptography Algorithms

⁵ Authenticated Encryption with Associated Data

⁶ National Institute of Standards and Technology

شناخته‌شده‌ی جامعه رمزنگاری ارائه شده است؛ هم‌چنین با توجه به این‌که تاکنون نامزدهای فینالیست این مسابقه از منظر کارایی نسبت به هم مورد ارزیابی قرار نگرفته‌اند، لذا بررسی این نامزدها امری ضروری است.

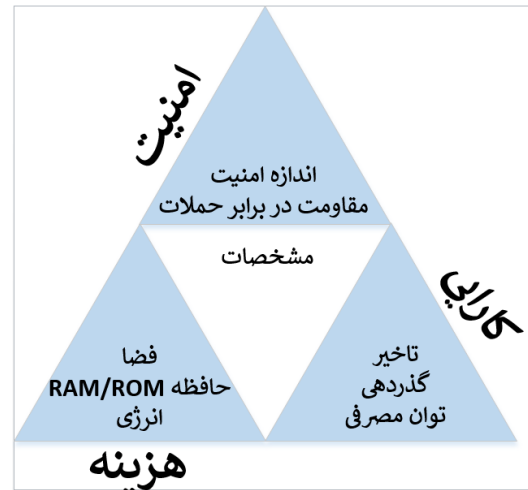
یکی از معیارهای مهم برای ارزیابی نامزدهای LWC، بررسی ساختارهای مورد استفاده در طرح‌های شرکت‌کننده مسابقه LWC است. ویژگی‌های طراحی و مؤلفه‌های هر ساختار در انتخاب یک طرح امن و کارا برای راه‌یابی به دورهای بعدی و در نهایت به‌عنوان طرح AEAD سبک‌وزن منتخب تأثیرگذار است. در این مقاله یک مرور کلی بر روی طرح‌های فینالیست مسابقه LWC ارائه شده و مقایسه‌ای از منظر روش به‌کارگیری، اولیه‌ها، ویژگی‌های طراحی و امنیتی و هم‌چنین تعداد فراخوانی اولیه‌های این نامزدها صورت می‌گیرد.

در [۶] به بررسی ویژگی‌های طراحی شامل وارون نداشتن^۲، قابل موازی‌سازی^۳، چابکی کلید^۴، پارامتر ظرفیت^۵، تعداد گیت-های به‌کاررفته در هر طرح و هم‌چنین تعداد فراخوانی‌های اولیه-ی به‌کاررفته در هر ساختار بیان شده است. در صورتی‌که در این مقاله علاوه بر ویژگی‌های فوق، به بررسی دو ویژگی برخط بودن^۶ بودن^۷ و تک‌مسیره بودن^۷ پرداخته شده است. در ادامه، انواع روش‌های به‌کارگیری طرح‌های فینالیست و اولیه مورد استفاده در آن‌ها دسته‌بندی و با یکدیگر مقایسه شده است. هم‌چنین تعداد فراخوانی‌های اولیه به‌کاررفته در مرحله مقداردهی اولیه و نهایی ساختار را که تعیین‌کننده هزینه فرایند پیش‌پردازش بوده و به‌عنوان یک معیار مهم در کارایی ساختار است، مورد بررسی قرار گرفته است.

ساختار مقاله: در ادامه مقاله، در بخش ۲ مسابقه LWC معرفی و در بخش ۳، ویژگی‌های طراحی طرح‌های AEAD بیان می‌شود. در بخش ۴ و ۵، به ترتیب مقایسه ۱۰ نامزد فینالیست از منظر ویژگی‌های طراحی و روش‌های به‌کارگیری مورد ارزیابی قرار می‌گیرند. در نهایت در بخش ۶، جمع‌بندی و نتیجه‌گیری بیان خواهد شد.

نمادهای به‌کاررفته در این مقاله در جدول (۱)، نشان داده شده است.

مسابقه‌ای را از سال ۲۰۱۹ تحت عنوان رمزنگاری سبک‌وزن (LWC)^۱ برای طراحی و ارزیابی طرح‌های سبک‌وزن AEAD و توابع چکیده‌ساز در دو بستر سخت‌افزاری و نرم‌افزاری آغاز نموده است [۴].



شکل (۱): معیارهای طراحی الگوریتم‌های رمزنگاری سبک‌وزن [۱]

NIST در سال ۲۰۱۳، به‌منظور تبیین نیاز به یک الگوریتم استاندارد رمزنگاری سبک‌وزن اختصاصی، پروژه رمزنگاری سبک‌وزن را آغاز نمود تا یک فرآیند شفاف جهت طراحی استاندارد رمزنگاری سبک‌وزن طی شود. در سال ۲۰۱۶، این مؤسسه مبحثی را در جامعه رمزنگاری اطلاع‌رسانی کرد که به‌واسطه آن، دانش مربوط به الگوریتم‌های رمزنگاری سبک‌وزن ارتقاء یابد. طبق فرض مؤسسه NIST، شرایط پیاده‌سازی و به‌کارگیری این الگوریتم‌ها به‌گونه‌ای است که استفاده از الگوریتم‌های استاندارد مرسوم، نشدنی بوده و شرایط خاصی حاکم بر محیط پیاده‌سازی است. در مارس ۲۰۱۷، NIST خلاصه‌ای از کارهای صورت‌گرفته در طول اجرای پروژه LWC جهت یافتن یک الگوریتم رمزنگاری سبک‌وزن و توضیحات مربوط به ارائه برنامه برای استانداردسازی این الگوریتم را در قالب گزارش NISTIR 8114 منتشر کرد [۵].

از آنجاکه مسابقه LWC به‌عنوان آخرین مسابقه معتبر در حوزه رمزنگاری متقارن بوده که توسط مؤسسه معتبر NIST انجام شده و طرح‌های پذیرفته‌شده در این مسابقه توسط افراد

^۲ Inverse-free

^۳ Parallelizable

^۴ Key Agility

^۵ Capacity

^۶ Online

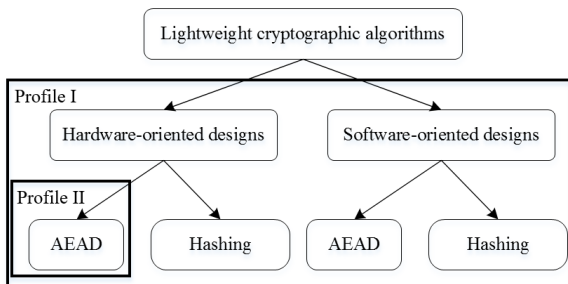
^۷ One-Pass / Single-Pass

^۱ Lightweight Cryptography

جدول مربوط به مشخصات کلی نمایه اول و دوم مسابقه به‌طور کامل بیان شده است.

Submissions with AEAD and Hashing Functionality	Submissions with only AEAD Functionality
<i>Permutation based</i>	<i>Permutation based</i>
ACE	CihPadi
ASCON	Elephant
CLX	Fountain
DryGASCON	ISAP
GAGE and InGAGE	Oribatida
Gimli	SPIX
HERN and HERON	SpoC
KNOT	WAGE
ORANGE	
PHOTON-Beetle	<i>Block cipher based</i>
Shamash and Shamashash	COMET
SIV-TEM-PHOTON	FlexAEAD
SNEIK	GIFT-COFB
SPARKLE (SCHWAEMM and ESCH)	HyENA
Subterranean 2.0	LAEM
Sycon	Limdolen
Xoodyak	mixFeed
Yararar and Coral	Pyjmask
	SAEAES
	Simple
<i>Block cipher based</i>	SUNDAE-GIFT
Saturmin	FinyJAMBU
SIV-Rijndael	TRIFLE
<i>Tweakable block cipher based</i>	<i>Tweakable block cipher based</i>
SKINNY-AEAD and SKINNY-HASH	ForkAE
	ESTATE
	Lilliput-AE
	LOTUS-AEAD, and LOCUS-AEAD
	Qameleon
	Remus
	Romulus
	Spook
	Thank Goodness It's Friday (TGIF)
<i>Stream cipher based</i>	<i>Stream cipher based and others</i>
Triad	Bleep64
	CLAE
	Grain-128AEAD
	Quartet

شکل (۲): نامزدهای دور اول مسابقه LWC [۴]



شکل (۳): نمایه‌های طراحی الگوریتم‌های مسابقه LWC [۵]

در ادامه، به بررسی مختصر و مرور ویژگی‌های مربوط به فینالیست‌های مسابقه LWC پرداخته می‌شود.

۳- ویژگی‌های طراحی

با شروع مسابقه و ارائه طرح‌های AEAD، چندین ویژگی مربوط به روش‌های به‌کارگیری طرح‌ها مطرح شدند که در ادامه به بررسی این ویژگی‌ها پرداخته می‌شود.

جدول (۱): نمادها

نماد	توضیح
LWC	رمزنگاری سبکوزن
AEAD	رمزگذاری احراز اصالت‌شده با داده همراه
BC ^۱	رمز قالبی
SC ^۲	رمز جریان
TBC ^۳	رمز قالبی تنظیم‌پذیر
SPN ^۴	شبکه جانشینی - جایگشت
-/*	دارا بودن / نبودن

۲- مسابقه LWC

با توجه به اهمیت و ضرورت طراحی اولیه‌های رمزنگاری سبکوزن، مؤسسه NIST نیازمندی‌ها و شرایط لازم برای طراحی طرح‌های AEAD و توابع چکیده‌ساز را در ۲۷ آگوست ۲۰۱۸ منتشر کرد. NIST طبق زمان‌بندی که برای ارسال الگوریتم‌ها تا ۲۹ فوریه ۲۰۱۹ تعیین کرده بود، ۵۷ طرح خواهان شرکت در مسابقه بودند. این مؤسسه در ۱۸ آوریل ۲۰۱۹ تعداد ۵۶ نامزد را برای دور اول و در ۹ سپتامبر ۲۰۱۹، تعداد ۳۲ نامزد را به‌عنوان طرح‌های راه‌یافته به دور دوم معرفی کرد [۴]. در ۲۹ مارس ۲۰۲۱ نیز ۱۰ نامزد به‌عنوان فینالیست مسابقه معرفی شدند [۷]. در اکتبر ۲۰۱۹ گزارش وضعیت دور اول مرحله استانداردسازی الگوریتم‌های سبکوزن ارائه شد [۴]. در شکل (۲)، نامزدهای دور اول مسابقه نشان داده شده است که از میان آن‌ها، ۱۰ طرح به‌عنوان فینالیست مسابقه با کادر قرمز رنگ قابل مشاهده است.

مسابقه LWC به‌منظور جهت‌دهی به روند طراحی الگوریتم‌های رمزنگاری سبکوزن، دو نمایه^۵ را مدنظر قرار داد که که نمایه اول (Profile I) مربوط به طراحی الگوریتم‌های AEAD و چکیده‌ساز در بسترهای نرم‌افزاری و سخت‌افزاری بوده و نمایه دوم (Profile II) فقط مربوط به طراحی الگوریتم‌های AEAD در بسترهای سخت‌افزاری است. شکل (۳) تقسیم‌بندی نمایه‌های موردنظر در مسابقه LWC را نشان می‌دهد. در پیوست (۱)

^۱ Block Cipher (BC)
^۲ Stream Cipher (SC)
^۳ Tweakable Block Cipher (TBC)
^۴ Substitution-Permutation Network (SPN)
^۵ Profile

۳-۱- قابلیت موازی‌سازی

قابلیت موازی‌سازی بدین معنی است که یک طرح AE بتواند قالب‌های پیام و یا متن رمزی را به صورت موازی پردازش کند. به عبارت دیگر، در فرآیند رمزنگاری اگر برای هر $i \neq j$ ، پردازش i -امین قالب ورودی به خروجی پردازش j -امین قالب وابسته نباشد، پردازش موازی صورت خواهد گرفت. این نکته قابل توجه است که توانایی موازی‌سازی عملیات رمزگذاری و رمزگشایی جدا از هم هستند و برای طرح‌ها باید به صورت جداگانه این ویژگی بررسی شود [۸، ۹].

۳-۲- برخط بودن

یک طرح AE که پیام‌های با طول دلخواه را به عنوان ورودی می‌گیرد، دارای ویژگی برخط است اگر بتواند قالب‌های رمزی را به محض دریافت قالب‌های متن اصلی تولید کند (رمزگذاری برخط). همچنین پردازش قالب متن رمزی i -ام تنها باید به کلید و $i-1$ قالب متن اصلی اول بستگی داشته باشد (رمزگشایی برخط). به عبارت دیگر، برای انجام عملیات رمزگذاری، الگوریتم AE منتظر دریافت تمام پیام‌های ورودی نمی‌ماند بلکه به محض دریافت ورودی بتواند قالب‌های متن رمزی را تولید نماید.

پردازش برخط پیام، این امکان را فراهم می‌کند که بدون در اختیار داشتن طول کل پیام، می‌توان محاسبات مربوط به هر دو عمل رمزگذاری و رمزگشایی را انجام داد. در محیط‌هایی که محدودیت حافظه وجود دارد این ویژگی بسیار مفید است [۸ و ۱۰].

۳-۳- تک‌مسیره و دومسیره

طرح‌های AE از یک منظر به دو دسته‌ی طرح‌های AE ترکیبی^۱ یا دومسیره^۲ و طرح‌های AE یکپارچه^۳ یا تک‌مسیره^۴ تقسیم می‌شوند. در طرح AE دو مسیره، فرآیند محرمانگی و احراز اصالت به صورت جداگانه انجام می‌شوند. به عنوان مثال، در یک طرح AE ممکن است عملیات رمزگذاری با روش به کارگیری CTR انجام شده و بعد از آن فرآیند احراز اصالت با CBC-MAC صورت گیرد. اما در طرح تک‌مسیره فرآیند محرمانگی و احراز اصالت به طور یکپارچه و پیوسته انجام می‌شود [۱۱].

نکته: طرحی که برخط نباشد، برون خط^۵ یا دومسیره است [۸].

رابطه بین برخط بودن و تک‌مسیره بودن نیز بدین صورت است:

- اگر طرحی برخط نباشد، دومسیره است.
- اگر طرحی برخط باشد، ممکن است تک‌مسیره یا دومسیره باشد.

۳-۴- وارون نداشتن

ویژگی وارون نداشتن بدین معنی است که فقط یکی از دو تابع رمزگذاری یا رمزگشایی در طرح AE به کار می‌رود لذا به میزان قابل توجهی در مصرف حافظه و منابع (انرژی، پردازنده و غیره) صرفه جویی می‌شود. یک طرح AE وارون ناپذیر است، اگر این طرح نیازی به عملیات وارون اولیه خود را نداشته باشد. با وجود این ویژگی نیازی به داشتن مدار رمزگشایی نیست و برای رمزگشایی از همان فرآیند رمزگذاری استفاده می‌شود. طرح‌هایی که از مد CTR استفاده می‌کنند این گونه هستند [۸، ۱۰].

۳-۵- چابکی کلید

ویژگی چابکی کلید بدین معنی است که در روش به کارگیری طرح AE، از توسیع کلید استفاده نشده و انتقال کلید سریع انجام می‌شود. در این صورت زمان اجرای الگوریتم برای تغییر کلید کاهش می‌یابد [۱۰].

در ادامه، فینالیست‌های مسابقه LWC از منظر روش به کارگیری، اولیه‌ها و ویژگی‌های طراحی آن‌ها مورد بررسی قرار می‌گیرد.

۴- مقایسه ویژگی‌های طراحی فینالیست‌ها

در جدول (۲) مشخصات و ویژگی‌های طراحی ۱۰ نامزد فینالیست مسابقه LWC نشان داده شده است.

در جدول (۲)، مشخصات ۱۰ نامزد فینالیست شامل روش به کارگیری، نوع و ساختار اولیه به کاررفته در طرح و همچنین ویژگی‌های طراحی هر طرح بیان شده است. مشاهده می‌شود که همه طرح‌های AEAD و Hash، بر اساس اولیه مبتنی بر جایگشت طراحی شده‌اند. همچنین با توجه به این که طرح‌های نرم‌افزاری و سخت‌افزاری AEAD و Hash بر اساس روش به کارگیری Sponge Duplex طراحی شده‌اند لذا دارای

¹ Composed

² Two-Pass

³ Integrated

⁴ One-Pass / Single-Pass

⁵ Offline

توسیع کلید استفاده نشده و زمان اجرای الگوریتم برای تغییر کلید کاهش می‌یابد. هم‌چنین این ساختارها دارای بیش‌ترین ویژگی‌های طراحی هستند. هم‌چنین این نکته حائز اهمیت است که همه طرح‌های فینالیست AEAD و Hash بر اساس اولیه مبتنی بر جایگشت هستند.

با توجه به جدول (۲)، به‌منظور طراحی یک طرح AEAD سبک‌وزن، می‌بایست روش به‌کارگیری و اولیه بکار رفته در آن را متناسب با ویژگی‌های طراحی و شرایط موردنیاز آن طرح انتخاب نمود.

در پیوست (۲) پارامترهای مربوط به نامزدهای فینالیست به تفکیک نسخه‌های هر طرح بیان شده است.

ویژگی‌های برخط بودن، وارون نداشتن، تک‌مسیره بودن و چالاک‌ی کلید هستند.

طرح‌های سخت‌افزاری AEAD نیز از تنوع بیش‌تری در نوع اولیه برخوردار بوده و دارای دو ویژگی مشترک برخط بودن و وارون نداشتن هستند.

از بین ۱۰ نامزد فینالیست تنها طرح Elephant دارای قابلیت موازی‌سازی است. هم‌چنین در اکثر این طرح‌ها، ساختار اولیه SPN بیش‌ترین فراوانی را داراست.

از آنجا که طرح‌های مبتنی بر ساختار Sponge-duplex دارای ویژگی چابکی کلید هستند، از منظر کارایی ساختارهای مناسبی برای طرح‌های AEAD سبک‌وزن هستند زیرا در این ساختارها

جدول (۲): مشخصات کلی و ویژگی‌های طراحی فینالیست‌های مسابقه LWC

ویژگی‌ها					ساختار اولیه	روش به‌کارگیری AEAD / Hash	نام طرح	نوع اولیه طرح
چالاک‌ی کلید	قابل موازی‌سازی	تک‌مسیره	وارون نداشتن	برخط				
طرح‌های AEAD و Hash								
*	-	*	*	*	ASCON (SPN)	Sponge-duplex (Monkey Duplex) / Sponge	ASCON [10]	مبتنی بر جایگشت
*	-	*	*	*	PHOTON Permutation (SPN)	Sponge-duplex (Beetle)	PHOTON-Beetle [12]	
*	-	*	*	*	SPARKLE Permutation (SPN(LTS) , ARX)	AE: SCHWAEMM (Sponge-duplex (Beetle)) / Hash: ESCH (Sponge-duplex)	SPARKLE [13]	
*	-	*	*	*	Xoodoo Permutation (KECCAK Permutation-like)	Sponge-duplex (Cyclist)	Xoodyak [14]	
طرح‌های AEAD								
-	*	-	*	*	Spongant- π , KECCAK-f Mask: LFSR (Even-Mansour)	(OCB-like) Nonce-based Encryption-then-MAC (CTR for Encryption-variant of Wegman-Carter-Shoup MAC for Authentication)	Elephant [15]	مبتنی بر جایگشت
-	-	-	*	*	KECCAK-Permutation ASCON-Permutation	Encryption-then-MAC (Sponge-based Re-keying Function)	ISAP [16]	
-	-	*	*	*	GIFT-BC (SPN)	COFB (COMbined FeedBack)	GIFT-COFB [17]	

*	-	*	*	*	NLFSR	TinyJAMBU (Improved Duplex) (Variant of JAMBU)	TinyJAMBU [18]	
-	-	-	*	*	SKINNY (SPN)	Romulus-N (COFB) Romulus-M (SIV)	Romulus [19]	مبتنی بر TBC
-	-	-	*	*	LFSR, NLFSR, Pre-output Function / Shift Register, Accumulator	Pre-output (Nonlinear Filter) Generator / Authenticator Generator	Grain - 128AEAD [20]	مبتنی بر SC

۵- مقایسه روش‌های به‌کارگیری

اولیه و نهایی کم‌تر باشد، فرآیند پیش‌پردازش با هزینه کم‌تری قابل انجام خواهد بود. در جدول (۳)، فینالیست‌های مسابقه LWC بر اساس روش‌های به‌کارگیری دسته‌بندی شده و از منظر فرآیند پیش‌پردازش با یکدیگر مقایسه شده‌اند.

یکی از معیارهای مهم در طراحی طرح‌های AEAD با سرعت بالا و عملکرد مناسب از منظر پیاده‌سازی، ایجاد کارایی بالا در فرآیند پیش‌پردازش است. بدین منظور ارزیابی تعداد فراخوانی‌های اولیه به‌کاررفته در مرحله مقداردهی اولیه و مرحله نهایی حائز اهمیت بوده و هرچه تعداد فراخوانی‌های اولیه در دو مرحله مقداردهی

با توجه به این‌که در گزارش همه طرح‌های فینالیست، لزوماً اثبات امنیتی ساختار بیان نشده، لذا در ستون آخر این جدول مراجع مربوط به امنیت قابل‌اثبات هر طرح بیان شده است.

جدول (۳): دسته‌بندی روش‌های به‌کارگیری و مقایسه تعداد فراخوانی اولیه در فینالیست‌های مسابقه LWC

امنیّت قابل اثبات	تعداد فراخوانی اولیه در مرحله نهایی	تعداد فراخوانی اولیه در مرحله مقداردهی اولیه	نام طرح	نوع ساختار (روش به‌کارگیری)
[۲۱]	۱	۱	ASCON	Monkey Duplex
[۲۲]	۱	۱	PHOTON-Beetle	Beetle
[۲۲]	۱	۱	SPARKLE (SCHWAEMM and ESCH)	
[۲۳, ۱۴]	۱	۲	Xoodyak	Cyclist
[۲۴]	هسته رمز: ۰ هسته MAC: ۱ + توسعه کلید	هسته رمز: توسعه کلید هسته MAC: ۱	ISAP	Sponge-based Re-keying Function
[۱۵]	۰	۱	Elephant	OCB
[۱۹]	هسته رمز: ۰ هسته MAC: ۱	هسته رمز: ۰ هسته MAC: ۰	Romulus	COFB
[۱۷]	۱	۱	GIFT-COFB	
[۱۸]	۲	۱	TinyJAMBU	TinyJAMBU
[۲۵]	۰	۱	Grain-128AEAD	Pre-output (Nonlinear Filter) Generator

طرح بیش‌تر خواهد شد.

طبق جدول (۳) مشاهده می‌شود که علاوه بر بیان جزئی‌تر روش به‌کارگیری، تعداد فراخوانی اولیه در مراحل ابتدایی و نهایی ذکر شده است. بدیهی است که هر چه تعداد فراخوانی اولیه در این مراحل کم‌تر باشد، هزینه پیش‌پردازش کم‌تر بوده و کارایی

با توجه به جدول (۳)، طرح‌های Cyclist و TinyJAMBU دارای بیش‌ترین تعداد فراخوانی اولیه در مراحل ابتدایی و نهایی و هم‌چنین طرح‌های Elephant, Romulus و Grain-128AEAD

- [3] M. M. Niknam, S. Sadeghi, M. R. Aref, and N. Bagheri, "Investigation of Some Attacks on GAGE (v1), InGAGE (v1),(v1. 03), and CiliPadi (v1) Variants," ISeCure, Vol. 12, no. 1, 2020.
- [4] M. S. Turan, K. A. McKay, Ç. Çalik, D. Chang, and L. Bassham "Status Report on the First Round of the NIST Lightweight Cryptography Standardization Process," 2019 .
- [5] L. Bassham, Ç. Çalik, K. McKay, N. Mouha, and M. Sönmez Turan, "Profiles for the Lightweight Cryptography Standardization Process (Retired Draft)", National Institute of Standards and Technology, 2017 .
- [6] E. Bovy, J. Daemen, and B. Mennink, "Comparison of the second round candidates of the NIST lightweight cryptography competition," 2020.
- [7] <https://csrc.nist.gov/News/2021/lightweight-crypto-finalists-announced> .
- [8] F. Abed, C. Forler, and S. Lucks, "General overview of the first-round caesar candidates for authenticated encryption," IACR ePrint, Vol. 792, p. 2014, 2014.
- [9] F. Abed, C. Forler, and S. Lucks, "General classification of the authenticated encryption schemes for the CAESAR competition," Computer Science Review, Vol. 22, pp. 13-26, 2016.
- [10] C. Dobraunig, M. Eichlseder, F. Mendel, and M. Schafer, "Ascon v1.2," Submission to NIST Lightweight Cryptography competition, 2019.
- [11] T. Krovetz and P. Rogaway, "The software performance of authenticated-encryption modes," in International Workshop on Fast Software Encryption, 2011: Springer, pp. 306-327 .
- [12] Z. Bao et al., "Photon-Beetle: Authenticated encryption and hash family," Submission to NIST Lightweight Cryptography Standardization Project (announced as round 2 candidate on August 30, 2019), 2019.
- [13] C. Beierle et al., "Schwaemm and Esch: lightweight authenticated encryption and hashing using the Sparkle permutation family," 2019.
- [14] J. Daemen, S. Hoffert, M. Peeters, G. V. Assche, and R. V. Keer, "Xoodoo, a lightweight cryptographic scheme," Submission to NIST Lightweight Cryptography competition, 2019.
- [15] C. Dobraunig and B. Mennink, "Elephant v1," 2019.
- [16] C. Dobraunig et al., "ISAP v2. 0," Submission to NIST Lightweight Cryptography, 2019.

دارای کم‌ترین تعداد فراخوانی اولیه در مراحل ابتدایی و نهایی هستند.

از بین ساختارهای ذکرشده در جدول (۳)، دو ساختار Monkey Duplex و OCB از اهمیت بالایی برخوردار هستند زیرا این ساختارها در فینال هر دو مسابقه CAESAR و LWC حضور داشته و تاکنون تحلیل‌های مستقل^۱ زیادی بر روی آن‌ها صورت گرفته است.

لازم به ذکر است که برخلاف مسابقه CAESAR که برای برخی از فینالیست‌ها امنیت قابل اثبات ارائه نشده بود، در این مسابقه تمامی فینالیست‌ها دارای امنیت قابل اثبات هستند.

۶- نتیجه‌گیری

در این مقاله به معرفی ۱۰ نامزد فینالیست مسابقه LWC پرداخته شده و پس از بیان ویژگی‌های طراحی موردنیاز در طراحی AEAD، فینالیست‌های مسابقه از منظر روش به‌کارگیری، اولیه‌ها و ویژگی‌های طراحی مورد ارزیابی قرار گرفتند. در ادامه تعداد فراخوانی‌های اولیه به‌کاررفته در مرحله مقدماتی اولیه و نهایی طرح‌ها که تعیین‌کننده هزینه فرایند پیش‌پردازش بوده و به‌عنوان یک معیار مهم در کارایی ساختار محسوب می‌شود، مورد بررسی قرار گرفت.

با توجه به جداول (۲) و (۳)، مشخص شد که طرح‌های مبتنی بر Sponge-duplex دارای ویژگی چابکی کلید بوده و از منظر کارایی ساختارهای مناسبی برای طرح‌های AEAD سبک‌وزن هستند. هم‌چنین طرح‌های Cyclist و TinyJAMBU و دارای بیش‌ترین تعداد فراخوانی اولیه در مراحل ابتدایی و نهایی هستند. از بین ۱۰ نامزد فینالیست طرح‌های Elephant، Romulus و 128AEAD Grain- دارای کم‌ترین تعداد فراخوانی اولیه در مراحل ابتدایی و نهایی هستند که نتیجه آن ایجاد کارایی مناسب نسبت به سایر طرح‌هاست.

۷- مراجع

- [1] https://csrc.nist.gov/CSRC/media/Presentations/on-the-nist-lwc-standardization/images-media/Talk-Elliptic-Curve-Crypto-Meltem_Dec_2019.pdf.
- [2] B. Rezvani and W. Diehl, "Hardware Implementations of NIST Lightweight Cryptographic Candidates: A First Look".

¹ Third-party Analysis

- authenticated encryption and other applications," in International Workshop on Selected Areas in Cryptography, 2011: Springer, pp. 320-337 .
- [22] B. Chakraborty, A. Jha, and M. Nandi, "Security Proof of Beetle and SpOC," 2019.
- [23] J. Daemen, B. Mennink, and G. Van Assche, "Full-state keyed duplex with built-in multi-user support," in International Conference on the Theory and Application of Cryptology and Information Security, 2017: Springer, pp. 606-637.
- [24] G. Bertoni, J. Daemen, M. Peeters, and G. Van Assche, "On the security of the keyed sponge construction," in Symmetric Key Encryption Workshop, 2011, Vol. 2011 .
- [25] M. N. Wegman and J. L. Carter, "New hash functions and their use in authentication and set equality," Journal of computer and system sciences, Vol. 22, no. 3, pp. 265-279, 1981.
- [26] [17] S. Banik et al., "GIFT-COFB," Submission to Round, Vol. 1, 2019.
- [18] H. Wu and T. Huang, "TinyJAMBU: A Family of Lightweight Authenticated Encryption Algorithms," Submission to the NIST Lightweight Cryptography Competition, available online at <https://csrc.nist.gov/CSRC/media/Projects/Lightweight-Cryptography/documents/round-1/spec-doc/TinyJAMBU-spec.pdf>, 2019.
- [19] T. Iwata, M. Khairallah, K. Minematsu, and T. Peyrin, "Romulus v1," Submission to NIST Lightweight Cryptography Project, 2019.
- [20] M. Hell, T. Johansson, W. Meier, J. Sonnerup, and H. Yoshida, "Grain-128AEAD," Submission to NIST Lightweight Cryptography competition, 2019.
- [21] G. Bertoni, J. Daemen, M. Peeters, and G. Van Assche, "Duplexing the sponge: single-pass

پیوست (۱)

جدول (۴): مشخصات کلی تعیین شده در نمایه اول و نمایه دوم مسابقه [۵]

نمایه اول (طراحی AEAD و Hash برای محیط های نرم افزاری و سخت افزاری محدود)	نمایه دوم (طراحی AEAD برای محیط های سخت افزاری محدود)	نمایه ویژگی ها
طراحی الگوریتم رمزگذاری احراز اصالت شده با داده همراه	طراحی الگوریتم ها باید به گونه ای باشد که از یک هسته واحد برای الگوریتم چکیده ساز و طرح AE استفاده شود.	تابع پذیری ^۱
طراحی الگوریتم باید به گونه ای باشد که در مقایسه با استانداردهای فعلی NIST عملکرد بهتری داشته باشد.	الگوریتم ها باید به گونه ای طراحی شوند که در محیط هایی با منابع محدود (در بسترهای سخت افزاری و نرم افزاری تعبیه شده ^۲) در مقایسه با الگوریتم های استاندارد فعلی NIST عملکرد بهتری داشته باشند.	اهداف طراحی ^۲
عملکرد طرح AEAD باید به ازای پیام هایی با طول کوتاه (۸ بیتی) مناسب باشد.	الگوریتم AEAD و چکیده ساز باید به ازای پیام هایی با طول کوتاه دارای عملکرد بهینه باشند.	
طول پیام ورودی باید مضرب صحیحی از بایت باشد.	طول پیام ورودی باید مضرب صحیحی از بایت باشد.	
بسترهای سخت افزاری محدود، هدف مورد نظر طراحی است.	پیاده سازی های سخت افزاری متراکم ^۳ و نرم افزاری تعبیه شده با حافظه RAM و ROM پایین امکان پذیر باشد.	مشخصات فیزیکی ^۴
طرح باید دارای قابلیت پیاده سازی های سخت افزاری متراکم باشد.		

¹ Functionality

² Design Goals

³ Embedded Software Platforms

⁴ Physical Characteristics

⁵ Compact Hardware Implementations

<p>عملکرد طرح باید بر روی بستر ASIC و FPGA طیف وسیعی از کتابخانه‌های استاندارد را پوشش داده و شامل انواع راهبردهای پیاده‌سازی (انرژی کم، توان کم، تأخیر کم) بوده و از این منظر نسبت به استانداردهای فعلی NIST بهبود یافته باشد.</p>	<p>مشخصات عملکرد^۱ (تأخیر^۲، گذردهی^۳ یا توان مصرفی^۴)</p>
<p>طراحی الگوریتم باید انعطاف‌پذیر بوده و شامل انواع راهبردهای پیاده‌سازی (انرژی کم، توان کم، تأخیر کم) باشد.</p>	<p>عملکرد طرح بر روی انواع مختلف ریزپردازنده‌ها^۵ مانند ریزپردازنده‌های ۸ بیت، ۱۶ بیتی و ۳۲ بیتی باید مدنظر قرار گیرد.</p>
<p>عملیات پیش‌پردازش کلید (در محاسبه پیچیدگی زمان و حافظه) باید کارا باشد.</p>	<p>عملیات پیش‌پردازش کلید (در محاسبه پیچیدگی زمان و حافظه) باید کارا باشد.</p>
<p>طول کلید باید تا اندازه ۱۲۸ بیت را پوشش دهد. طول کلید با اندازه‌های بزرگ‌تر نیز تا حد امکان پوشش یابد به‌عنوان مثال، امنیت در حالت کلید چندگانه^۶ یا امنیت در برابر رایانه‌های کوانتومی^۷ برقرار باشد.</p>	<p>مشخصات امنیتی</p>
<p>طول نانس باید تا اندازه ۱۲۸ بیت را پوشش دهد.</p>	
<p>طول برجسب^۸ باید تا اندازه ۱۲۸ بیت را پوشش دهد.</p>	
<p>طول متن اصلی باید تا اندازه ۱ - ۲^{۵۰} بایت را پوشش دهد.</p>	
<p>طول داده همراه باید تا اندازه ۱ - ۲^{۵۰} بایت را پوشش دهد.</p>	
<p>باید حداقل ۱ - ۲^{۵۰} بایت تحت یک کلید به‌طور امن پردازش شود.</p>	
<p>پیچیدگی اجرای حمله بر روی رایانه کلاسیک (PC) تحت یک کلید باید حداقل ۲^{۱۱۲} باشد.</p>	
<p>طرح باید دارای مقاومت در برابر انواع حملات کانال جانبی شامل حملات زمانی^۹، تحلیل توان ساده و تفاضلی (SPA/DPA)^{۱۰} و تحلیل الکترومغناطیس ساده و تفاضلی (SEMA/DEMA)^{۱۱} باشد.</p>	
<p>پیچیدگی اجرای حمله بر روی رایانه کلاسیک (PC) تحت یک کلید باید حداقل ۲^{۱۱۲} باشد.</p>	<p>چکیده‌ساز</p>
<p>خروجی تابع چکیده‌ساز باید ۲۵۶ بیت بوده و خروجی‌های با اندازه بزرگ‌تر نیز باید تا حد امکان پوشش یابد.</p>	
<p>بیش‌ترین طول پیام ورودی ۱ - ۲^{۵۰} بایت باشد.</p>	
<p>طرح باید دارای مقاومت در برابر انواع حملات کانال جانبی شامل حملات زمانی، تحلیل توان ساده و تفاضلی (SPA/DPA) و تحلیل الکترومغناطیس ساده و تفاضلی (SEMA/DEMA) باشد.</p>	

¹ Performance Characteristics

² Latency

³ Throughput

⁴ Power Consumption

⁵ Microcontrollers

⁶ Multi-key

⁷ Quantum Computers

⁸ Tag

⁹ Timing Attack

¹⁰ Simple and Differential Power Analysis

¹¹ Simple and Differential Electromagnetic Analysis

پیوست (۲)

جدول (۵): پارامترهای مربوط به فینالیست‌های مسابقه LWC

پارامترها					نسخه‌های طرح	نام طرح
اندازه بر حسب	اندازه تانس	اندازه تنظیم	اندازه کلید	اندازه قالب (حالت)		
۱۲۸	۱۲۸	-	۱۲۸	۳۲۰	ASCON-128	ASCON
۱۲۸	۱۲۸	-	۱۲۸	۳۲۰	ASCON-128a	
۱۲۸	۱۲۸	-	۱۲۸	۲۵۶	PHOTON-Beetle-AEAD[r=128]	PHOTON-Beetle
۱۲۸	۱۲۸	-	۱۲۸	۲۵۶	PHOTON-Beetle-AEAD[r=32]	
۱۲۸	۲۵۶	-	۱۲۸	۳۸۴	SCHWAEMM-256-128	SPARKLE
۱۲۸	۱۲۸	-	۱۲۸	۲۵۶	SCHWAEMM -128-128	
۱۹۲	۱۹۲	-	۱۹۲	۳۸۴	SCHWAEMM -192-192	
۲۵۶	۲۵۶	-	۲۵۶	۵۱۲	SCHWAEMM -256-256	
۱۲۸	۱۲۸	-	۱۲۸	۳۸۴	Xoodyak	Xoodyak
۶۴	۹۶	-	۱۲۸	۱۶۰	Dumbo	Elephant
۶۴	۹۶	-	۱۲۸	۱۷۶	Jumbo	
۱۲۸	۹۶	-	۱۲۸	۲۰۰	Delirium	
۱۲۸	۱۲۸	-	۱۲۸	۴۰۰	ISAP-K-128A	ISAP
۱۲۸	۱۲۸	-	۱۲۸	۳۲۰	ISAP-A-128A	
۱۲۸	۱۲۸	-	۱۲۸	۴۰۰	ISAP-K-128	
۱۲۸	۱۲۸	-	۱۲۸	۳۲۰	ISAP-A-128	
۱۲۸	۱۲۸	-	۱۲۸	۱۲۸	GIFT-COFB	GIFT-COFB
۶۴	۹۶	-	۱۲۸	۱۲۸	TinyJAMBU-128	TinyJAMBU
۶۴	۹۶	-	۱۹۲	۱۲۸	TinyJAMBU-192	
۶۴	۹۶	-	۲۵۶	۱۲۸	TinyJAMBU-256	
۱۲۸	۱۲۸	۲۵۶	۱۲۸	۱۲۸	Romulus-N1	Romulus
۱۲۸	۱۲۸	۲۵۶	۱۲۸	۱۲۸	Romulus-N2	
۱۲۸	۱۲۸	۱۲۸	۱۲۸	۱۲۸	Romulus-N3	
۱۲۸	۱۲۸	۲۵۶	۱۲۸	۱۲۸	Romulus-M1	
۱۲۸	۱۲۸	۲۵۶	۱۲۸	۱۲۸	Romulus-M2	
۱۲۸	۱۲۸	۱۲۸	۱۲۸	۱۲۸	Romulus-M3	
۶۴	۹۶	-	۱۲۸	-	Grain-128AEAD	Grain -128AEAD

The Scrutiny of the NIST Lightweight Encryption Competition Finalists

E. Delavari, A. Madadi*

Sadr Self-Sufficiency Research and Jihad Organization

Abstract

In 2019, the NIST institute started a competition called lightweight cryptography (LWC), in order to select a new standard in the pioneers of lightweight cryptography including authenticated encryption schemes and abstract-creating functions. On March 29, 2021, out of 32 candidates in the second round of the competition, 10 candidates were nominated as finalists. One of the important criteria for selecting a competition finalist is the presence of a safe and efficient structure with design features suitable for environments with limited resources. This paper, examines the top 10 finalists for the LWC in terms of the operation mode, primitives and design features. Also, the number of primary calls used in the initial and final initialization phases of the designs, which determines the cost of the preprocessing and is an important criterion in the efficiency of the structure, is examined. Based on the studies performed, Sponge-duplex and Elephant, Romulus and Grain-128AEAD designs have good performance in terms of efficiency.

Keywords: AEAD, LWC, NIST, Symmetric Cryptography